



ЭТИКЕТКА

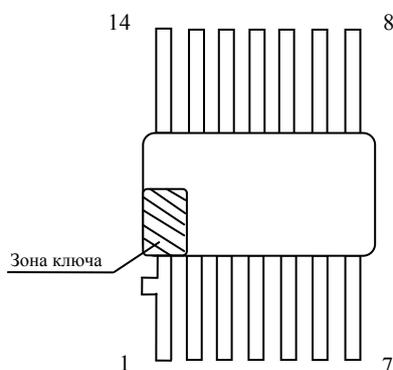
СЛКН.431272.007 ЭТ

Микросхема интегральная 564 ЛС1Т1ЭП

Функциональное назначение –

Три логических элемента «ЗИ-ИЛИ»

Схема расположения выводов



Условное графическое обозначение

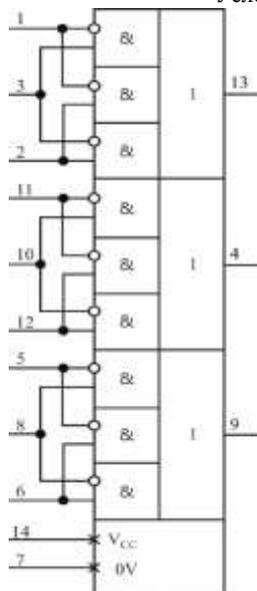


Таблица назначения выводов

№ вывода	Обозначение вывода	Назначение вывода	№ вывода	Обозначение вывода	Назначение вывода
1	A1	Вход А первого логического элемента	8	B3	Вход В третьего логического элемента
2	C1	Вход С первого логического элемента	9	Q3	Выход третьего логического элемента
3	B1	Вход В первого логического элемента	10	B2	Вход В второго логического элемента
4	Q2	Выход второго логического элемента	11	A2	Вход А второго логического элемента
5	A3	Вход А третьего логического элемента	12	C2	Вход С второго логического элемента
6	C3	Вход С третьего логического элемента	13	Q1	Выход первого логического элемента
7	0V	Общий	14	V _{CC}	Питание

1 ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

1.1 Основные электрические параметры (при t = (25±10)° C)

Таблица 1

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
1	2	3	4
1. Выходное напряжение низкого уровня, В, при: U _{CC} = 5 В, U _П = 0 В U _{CC} = 10 В, U _П = 0 В	U _{ОЛ}	-	0,05 0,05
2. Выходное напряжение высокого уровня, В, при: U _П = U _{CC} = 5В, U _П = 0 В U _П = U _{CC} = 10В, U _П = 0 В	U _{ОН}	4,95 9,95	- -
3. Максимальное выходное напряжение низкого уровня, В, при: U _{CC} = 5 В, U _П = 1,5 В, U _{ПН} = 3,5 В U _{CC} = 10 В, U _П = 3,0 В, U _{ПН} = 7,0 В	U _{ОЛ max}	-	0,8 1,0
4. Минимальное выходное напряжение высокого уровня, В, при: U _{CC} = 5 В, U _П = 1,5 В, U _{ПН} = 3,5 В U _{CC} = 10 В, U _П = 3,0 В, U _{ПН} = 7,0 В	U _{ОН min}	4,2 9,0	- -
5. Входной ток низкого уровня, мкА, при: U _{CC} = U _{ПН} = 15 В, U _П = 0 В	I _П	-	/-0,1/

